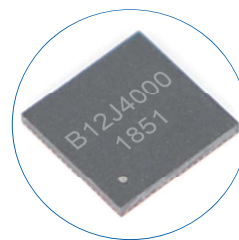
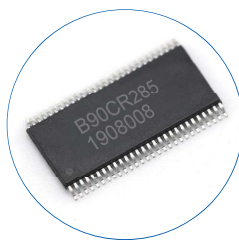
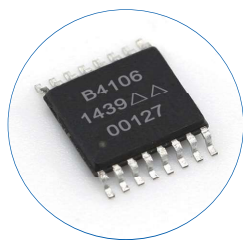
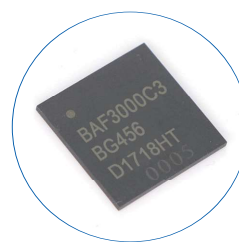
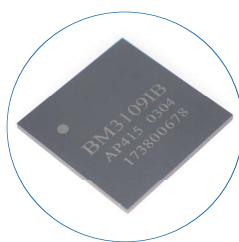
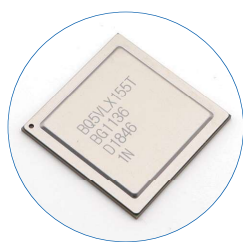


高等级塑封产品

High Quality Level Product with Plastic Package

Продукция в пластиковых корпусах



Для приобретения продукции ВМТІ
и получения технической поддержки
обращайтесь в компанию
ООО «Теллур Электроникс»
E-mail: a.bukvin@tellur-el.ru
Телефон: +7(916) 373-32-96

微处理器和片上系统

Microprocessor and SoC

Микропроцессор и Система на кристалле

微处理器和片上系统 / Microprocessor and SoC / Микропроцессор и Система на чипе

器件型号	主要功能 (指令集)	最高频率 (MHz)	工作电压 (V)	功耗 (W)	封装	兼容型号
Device Model	Features (Instruction Set)	Max Frequency (MHz)	Operating Voltage (V)	Power Consumption (W)	Package	Compatible Model
Наименование	Основные функции (Набор инструкций)	Максимальная частота (МГц)	Рабочее напряжение (В)	Потребляемая мощность (Вт)	Упаковка	Совместимая модель
BM3107MPB	<p>基于 32 位 SPARC V8 高可靠处理器内核, 集成 256KB 片上存储器、浮点处理单元、独立的指令和数据 Cache、12 位 1M SPS A/D 转换器、4 路计数器、2 路定时器、1 路看门狗、56 路通用 I/O、2 路 UART、2 路 I2C 总线控制器和 1 路 SPI 总线控制器, 支持串 / 并行启动模式。可应用于控制领域信号采集与处理。</p> <p>Based on the SPARC V8 microprocessor, BM3107 integrates 256KB on-chip SRAM, a Floating Point Unit, independent instruction and data cache, 12-bit ADC with 1MSPs, four counters, two timers, watchdog, 56 parallel I/O Interfaces, two UARTs, two ADCs, I2C bus controller and SPI bus controller. It supports serial or parallel boot mode, and can be applied to signal processing in the control system.</p>	100	Core: 1.8 I/O : 3.3	1	PBGA256	--
*BM3132NYB	<p>基于 32 位 SPARC V8 微处理器内核的高性能 SoC, 集成高性能整数处理单元, 支持 IEEE754 标准浮点处理单元, 内嵌硬件乘 / 除法器, 集成 2MB 片上 FLASH、1MB 片上 SRAM、2 路 8 通道 DMA、4 路 2 通道定时器、看门狗、10 路 PWM 定时器、16 路带 FIFO 的 UART、6 路 SPI、2 路 I2C、2 路 CAN, 支持串 / 并行启动。可用于高性能控制系统和信号分析处理系统。</p> <p>High performance SoC based on 32-bit SPARC V8 microprocessor. It integrates a high performance Inter Unit, supports IEEE754 Floating Point Unit, with multiplier and divider, 2MB on chip FLASH, 1MB on chip SRAM, two 8-channel DMAs, four 2-channel timers, Watchdog, ten PWM timers, 16 UARTs with FIFO, six SPIs, two I2Cs, two CANs, supporting serial or parallel boot mode. It can be applied to high performance controlling system and signal analyzing & processing system.</p>	400	Core: 1.2 I/O : 1.8/3.3	3	PBGA256	--
*BM3111MPB	<p>基于 32 位 SPARC V8 高性能处理器内核, 主要集成高性能整数处理单元、浮点处理单元、独立的指令和数据 Cache、256KB 片上 SRAM、DDR2 SDRAM 控制器、10/100/1000Mbps Ethernet MAC、4 通道 DMA 控制器、2 路 SPI 总线控制器、2 路 I2C 总线控制器、6 路计数器、6 路 PWM 定时器、2 路通用定时器、1 路看门狗、32 路通用 I/O、4 路串口 (其中 2 路带 FIFO), 具有可实现 PCI 主桥 (Host bridge) 和从桥 (Guest bridge) 功能的 PCI 控制器。</p> <p>Based on the SPARC V8 architecture, BM3111 mainly integrates a high performance Inter Unit, a Floating Point Unit, independent instruction and data cache, 256KB on-chip SRAM, DDR2 SDRAM controller, 10/100/1000Mbps Ethernet MAC, 4-channel DMA controller, SPI bus controller, I2C bus controller, six counters, six PWM timers, two timers, a watchdog timer, 32 Parallel I/O Interfaces, four UARTs (two UARTs with FIFO), a flexible memory controller supporting PROM, SRAM, SDRAM and I/O mapping space, a PCI controller supporting PCI Host Bridge and Guest Bridge.</p>	300	Core: 1.2 I/O : 1.8/3.3	4	PBGA728	--
*BM3803GMPB	<p>基于 SPARC V8 体系结构, 32 位微处理器。BM3803GMPB 进行了优化设计, 封装尺寸很小, 适合小型化应用。内部包含整数处理单元, 浮点处理单元, Cache, 中断控制器, 硬件调试单元, 定时器, GPIO, 看门狗, 串口, 支持 PROM、SRAM、SDRAM 和 I/O 映射空间访问的存储器控制器, 具有可实现 PCI 主桥 (Host bridge) 和从桥 (Guest bridge) 功能的 PCI 控制器。</p> <p>Based on SPARC V8 architecture, BM3803GMPB is a 32-bit processor. It includes an Integer Unit, a Floating Point Unit (FPU), Cache, Interrupt Controller, Debug Unit, Timer, GPIO, WatchDog, UART, a flexible Memory Controller supporting PROM, SRAM, SDRAM and I/O mapping space, a PCI Controller supporting Host Bridge and Guest Bridge.</p>	100	Core: 1.8 I/O : 3.3	1	PBGA256	--
BM3005MQ	<p>内嵌 ARM7TDMI 处理器, 10 个独立的 RDSS 数字接收通道和 1 个发射通道, 以及 UART、SPI、GPIO 等通讯接口, 完成 RDSS 基带信号处理和发射基带信号的生成等功能, 应用于各类型北斗 RDSS 通信终端。</p> <p>Embadded with ARM7TDMI processor, 10 independent RDSS digital receiving channels and 1 transmitting channel, UART, SPI, GPIO, functions of RDSS base band signal processing and generating transmit base band signal, designed for BD RDSS communication terminal.</p>	50	Core: 1.8 I/O : 3.3	0.1	PQFP64	--
BM3013IE	<p>内嵌 ARM926EJ-S 处理器, 32 位双精度浮点协处理器, 512KB SRAM 存储器, 支持 CPU Standby; 内置快速捕获模块, 32 个导航处理通道, 支持北斗/GPS/GLONASS 多模多频点联合导航; 集成 UART、I2C、SPI、GPIO 等多种外设接口。</p> <p>Embadded with ARM926EJ-S processor, 32-bit double precision floating point coprocessor, 512KB SRAM, supports CPU Standby; embadded with quick capture module, 32 navigation processing channels, supports BD/GPS/GLONASS multi-mode and multi-frequency joint navigation; integrated with UART, I2C, SPI, GPIO.</p>	166	Core: 1.2 I/O : 3.3	0.1	PQFN64	--

备注: * 代表产品在研

Note: * means under development

примечание: * - объект под разработкой

现场可编程门阵列

FPGA

ПЛИС (программируемые логические интегральные схемы)

现场可编程门阵列 / FPGA / ПЛИС(программируемые логические интегральные схемы)

器件型号	资源、规模	最大工作频率 (MHz)	工作电压 (V)	封装	兼容型号
Device Model	Source	Max Operating Frequency (MHz)	Operating Voltage (V)	Package	Compatible Model
Наименование	Ресурсы	Максимальная частота(МГц)	Рабочее напряжение (В)	Упаковка	Совместимая модель
BQV300BG	30 万等效门, 260 个最大可用 IO 300k system gates, max user I/O: 260	180	Vccint: 2.5 Vcco: 1.5 ~ 3.3	PBGA352	XQV300
BQ2V250	250 万等效门, 92 个最大可用 IO 2.5 million system gates, max user I/O: 92	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA144	XC2V250
BQ2V1000BG256	100 万等效门, 172 个最大可用 IO 1 million system gates, max user I/O: 172	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA256	XQ2V1000
BQ2V1000BG456	100 万等效门, 324 个最大可用 IO 1 million system gates, max user I/O: 324	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA456	XQ2V1000
BQ2V3000BG728	300 万等效门, 516 个最大可用 IO 3 million system gates, max user I/O: 516	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA728	XQ2V3000
BQ2V6000BG676	600 万等效门, 484 个最大可用 IO 6 million system gates, max user I/O: 484	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA676	XQ2V6000
BQ2V6000BG1152	600 万等效门, 824 个最大可用 IO 6 million system gates, max user I/O: 824	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA1152	XQ2V6000
BQ5VSX35T	350 万等效门, 360 个最大可用 IO 3.5 million system gates, max user I/O: 360	450	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA665	XQ5VSX35T
BQ5VSX50T	500 万等效门, 360 个最大可用 IO 5 million system gates, max user I/O: 360	450	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA665	XQ5VSX50T
BQ5VSX95T	950 万等效门, 640 个最大可用 IO 9.5 million system gates, max user I/O: 640	450	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA1136	XQ5VSX95T
BQ5VSX240T	2400 万等效门, 960 个最大可用 IO 24 million system gates, max user I/O: 960	450	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA1738	XQ5VSX95T
BQ5VLX155T	1550 万等效门, 640 个最大可用 IO 15.5 million system gates, max user I/O: 640	450	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA1136	XQ5VLX155T
*BQ5VFX130T	1300 万等效门, 840 个最大可用 IO 13 million system gates, max user I/O: 840	450	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA1738	XQ5VFX130T
BQ7VX330T	3300 万等效门, 700 个最大可用 IO 33 million system gates, max user I/O: 700	700	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA1761	XQ7VX330T
*BQ7VX690T	6900 万等效门, 600 个最大可用 IO 69 million system gates, max user I/O: 600	700	Vccint: 1 Vcco: 1.2 ~ 1.8	PBGA1927	XQ7VX690T
*BQ7VX690T	6900 万等效门, 1000 个最大可用 IO 69 million system gates, max user I/O: 1000	700	Vccint: 1 Vcco: 1.2 ~ 1.8	PBGA1930	XQ7VX690T
*BQ7K325T	3250 万等效门, 500 个最大可用 IO 32.5 million system gates, max user I/O: 500	700	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA900	XQ7K325T
*BQ7K410T	4100 万等效门, 500 个最大可用 IO 41 million system gates, max user I/O: 500	700	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA900	XQ7K410T
*BQ7Z045	3500 万等效门, 250 个最大可用 IO 35 million system gates, max user I/O: 250	700	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA676	XQ7Z045
*BQ7Z100	4440 万等效门, 362 个最大可用 IO 44.4 million system gates, max user I/O: 362	700	Vccint: 1 Vcco: 1.2 ~ 3.3	PBGA900	XQ7Z100

存储器电路

Memory

Схема устройства памяти

存储器 / Memory / Устройство памяти

器件型号	类型	容量 (Bit)	工作频率 (MHz)	工作电压 (V)	输入电平	封装	兼容型号
Device Model	Type	Capacity (Bit)	Operating Frequency (MHz)	Operating Voltage (V)	Input Level	Package	Compatible Model
Наименование	Тип	Ёмкость (Бит)	Рабочая частота (МГц)	Рабочее напряжение (В)	Входной уровень	Упаковка	Совместимая модель
BQ18V04N	FLASH	4M	25MHz	3.3	LVTTL	PQFP44	XQ18V04
BCF32PMO	FLASH	32M	33MHz	Core: 1.8 I/O : 2.5~3.3	CMOS	TSOP48	XCF32P
BCF32PMY	FLASH	32M	33MHz	Core: 1.8 I/O : 2.5~3.3	CMOS	BGA48	XCF32P
B25LV128MO	FLASH	128M	133MHz	2.7~3.6	CMOS	SOP16	MX25L128
B25LV128MY	FLASH	128M	133MHz	2.7~3.6	CMOS	BGA24	MX25L128
B25LV128BMO	FLASH	128M	133MHz	2.7~3.6	CMOS	SOP8	MX25L128
B25LV256MO	FLASH	256M	133MHz	2.7~3.6	CMOS	SOP16	MX25L256
B25LV256MY	FLASH	256M	133MHz	2.7~3.6	CMOS	BGA24	MX25L256
B25LV512MO	FLASH	512M	166MHz	2.7~3.6	CMOS	SOP16	MX25L512
B25LV512MY	FLASH	512M	166MHz	2.7~3.6	CMOS	BGA24	MX25L512
*B29GL256NO	FLASH	256M	100MHz	2.7~3.6	CMOS	TSOP56	MX29GL256
*B25U512NY	FLASH	512M	166MHz	1.8	CMOS	PBGA24	MX25U512

模数转换器

A/D Converter

Аналого-цифровой преобразователь

模数转换器 / A/D Converter / Аналого-цифровой преобразователь

器件型号	分辨率 (bit)	通道数	数据更新率 / 采样率 (MSPS)	工作电压 (V)	功耗 (mW)	模拟输入范围	INL (LSB)	DNL (LSB)	SNR (dB)	SFDR (dBc)	封装	兼容型号
Device Model	Resolution (bit)	Channels	Update/Sample Rate (MSPS)	Operating Voltage (V)	Power Consumption (mW)	Analog Input Range	INL (LSB)	DNL (LSB)	SNR (dB)	SFDR (dBc)	Package	Compatible Model
Наименование	Разрешение (Бит)	Количество каналов	Коэффициент обновления данных/Частота дискретизации (Мвыб./с)	Рабочее напряжение (В)	Потребляемая мощность (мВт)	Диапазон аналогового входа	Интегральная нелинейность (младший бит)	Дифференциальная нелинейность ((младший бит)	Отношение сигнал/шум (dB)	SFDR (dBc)	Упаковка	Совместимая модель
B9288N	8	2	100	3	180	1Vp-p	±1.5	±1	43	50	PQFP48	AD9288
B9235-3	12	1	50	3.3	450	1Vp-p or 2Vp-p	±1	±1	67.5	77	TSSOP28	AD9235
B128S102MO	12	8	1	2.7 ~ 5.25	≤ 20	0 ~ VCC	±2.0	(-0.9 ~ +1.9)	67	75	TSSOP16	ADC128S102
B12D1000PB	12	2	1000	1.9	3200	0.6 ~ 0.8Vp-p	±6	±1	53.4	55	PBGA292	ADC12D1000
*B12D1600PB	12	2	1600	1.9	3600	0.6 ~ 0.8Vp-p	±6	±1	51.1	55	PBGA292	ADC12D1600
*B12J4000	12	1	4000	1.2/1.9	3000	0.65 ~ 0.8Vp-p	±6	±2	48	55	PQFN68	ADC12J4000
B9243MN	14	1	3	5	≤ 350	0 ~ 5V	±2.5	±1.0	69	74	PQFP44	AD9243
B9245	14	1	50	3.3	430	1Vp-p or 2Vp-p	±1	±1	69.5	77	PQFN32	AD9245
B9643E	14	2	250	1.8	≤ 1000	1.4 ~ 2Vp-p	±6	±1.2	66	75	PQFN64	AD9643
*B9680	14	2	1250	1.25/2.5/3.3	≤ 4000	1.58Vp-p	±12	±3	62	72	PQFN64	AD9680
*B2209E	16	1	100	3.3	1250	2.25Vp-p/1.5Vp-p	±9	±1.5	70	80	PQFN64	LTC2209
B9653E	16	4	125	1.8	650	2Vp-p	±6	±1	76	92	PQFN48	AD9653

备注：* 代表产品在研
 Note: * means under development
 примечание: * - объект под разработкой

数模转换器

D/A Converter

Цифро-аналоговый преобразователь

数模转换器 / D/A Converter / Цифро-аналоговый преобразователь

器件型号	分辨率 (bit)	通道数	数据更新率 / 采样率 (MSPS)	工作电压 (V)	功耗 (mW)	满幅输出电流 (mA)	INL (LSB)	DNL (LSB)	SFDR (dBc)	封装	兼容型号
Device Model	Resolution (bit)	Channels	Update/ Sample Rate (MSPS)	Operating Voltage (V)	Power Consumption (mW)	Full-scale output current (mA)	INL (LSB)	DNL (LSB)	SFDR (dBc)	Package	Compatible Model
Наименование	Разрешение (Бит)	Количество каналов	Коэффициент обновления данных/ Частота дискретизации (Мвыб./с)	Рабочее напряжение (В)	Потребляемая мощность (мВт)	Выходной ток полной шкалы (мА)	Интегральная нелинейность (младший бит)	Дифференциальная нелинейность (младший бит)	SFDR (dBc)	Упаковка	Совместимая модель
B5310MO	10	1	Clock Frequency: 30MHz	2.7 ~ 5.5	2.5	--	±6	±2.5	--	SOP8	AD5310
B5320MO	12	1	Clock Frequency: 30MHz	2.7 ~ 5.5	2.5	--	±6	±2.5	--	SOP8	AD5320BRT
B5630MO	12	8	Clock Frequency: 30MHz	2.7 ~ 5.5	100	--	±8	±3	--	SOP20	TLV5630
B9764MO	14	1	100	3.3or5	≤ 220	2 ~ 20	±6.5	±4.5	66	TSSOP28	AD9764
B9739PB	14	1	2500	3.3/1.8	≤ 1600	9 ~ 30	±7	±3	50	PBGA160	AD9739
B9129Y	14	1	5600	1.9/-1.5	≤ 1400	10 ~ 34	±3.8	±2	50	PBGA160	AD9129
*B9122E	16	2	1000	3.3/1.8	≤ 1500	9 ~ 30	±5.5	±3.5	70	PQFN72	AD9122
*B9164	16	1	12000	2.5/-1.2 /1.2/3.3	≤ 3200	8 ~ 38	±8	±4	50	PBGA169	AD9164

总线电路

BUS

Схема магистрали

总线 / BUS / Магистраль

器件型号	主要功能	工作电压 (V)	存储器容量 (Bit)	传输速率 (Mbps)	封装	兼容型号
Device Model	Features	Operating Voltage (V)	SRAM Capacity (Bit)	Transmission Speed (Mbps)	Package	Compatible Model
Наименование	Основные функции	Рабочее напряжение (В)	Емкость устройства памяти (Бит)	Скорость передачи (Мбит/с)	Упаковка	Совместимая модель
*B88E1111MB	支持 IEEE802.3 协议的 10/100/1000BASE-T, 支持 GMII、MII、SGMII、RGMII 接口模式, 支持一个 1.25GHz SERDES, 工作时钟 25MHz, 支持 MDC/MDIO 管理接口。 10/100/1000BASE-T IEEE802.3 compliant. Supports GMII, TBI, RGMII, RTBI and SGMII interfaces. Integrated 1.25G SERDES for 1000BASE-X fiber applications, serial management interface MDC/MDIO. CLK frequency :25MHz	AVDD=2.5 DVDD=1.2	--	10M/100M/1000M 1.25G SERDES	PBGA117	Marvell 88E1111-XX-BAB-1000

接口和驱动电路

Interface and Driver

Интерфейс и схема привода

接口电路 / Interface / Интерфейсные схемы

器件型号	类型	工作电压 (V)	数据传输速率 (Mbps)	数据传输延时 (ns)	封装	兼容型号
Device Model	Type	Operating Voltage(V)	Transmission Speed (Mbps)	Data Propagation Delay (ns)	Package	Compatible Model
Наименование	Тип	Рабочее напряжение(В)	Скорость передачи данных (Мбит/с)	Задержка передачи данных (нс)	Упаковка	Совместимая модель
B90C031O	LVDS 发送器 / 接收器 LVDS Driver/ Receiver	4.5 ~ 5.5	≤ 155	≤ 5	SOP16	DS90C031
B90C032O		4.5 ~ 5.5	≤ 155	≤ 8	SOP16	DS90C031
B90LV031TO		3 ~ 3.6	≤ 400	≤ 3	TSSOP16	DS90LV031 SN65LVDS31
B90LV032TO		3 ~ 3.6	≤ 400	≤ 4	TSSOP16	DS90LV032 SN65LVDS32
B9113		3 ~ 3.6	≤ 500	≤ 3	8 SOT23	MAX9113EKA
B9123		3 ~ 3.6	≤ 800	≤ 2	TSSOP16	MAX9123EUE
B90CR285	LVDS 串行器 / 并行器 LVDS Serializer/ Deserializer	3 ~ 3.6	140 ~ 595/channel	--	TSSOP56	DS90CR287
B90CR286		3 ~ 3.6	140 ~ 595/channel	--	TSSOP56	DS90CR288
B26C31TO		4.5 ~ 5.5	≤ 10	≤ 14	SOP16	DS26C31TM
B26C32TO		4.5 ~ 5.5	≤ 10	≤ 35	SOP16	DS26C32ATM
B26LV31TO		3 ~ 3.6	≤ 10	5 ~ 25	TSSOP16	/
B26LV32TO		3 ~ 3.6	≤ 10	6 ~ 45	TSSOP16	/
BLK2711MQ	SerDes 收发器 SerDes Transceiver	2.375 ~ 2.7	1600 ~ 2500	--	PQFP64	TLK2711-SP
*BLK3118	冗余四通道 10G 以太网收发器 Redundant 4-channel 10G Ethernet Transceiver	Vccint : 1.2 Vcco:1.5/2.5	3125	--	PBGA400	TLK3118

驱动电路 / Driver / Схема привода

器件型号	类型	工作电压 (V)	监控电流 (uA)	驱动能力 (mA)	封装	兼容型号
Device Model	Type	Operating Voltage (V)	Monitoring current	Driver Ability (mA)	Package	Compatible Model
Наименование	Тип	Рабочее напряжение (В)		Мощность привода (мА)	Упаковка	Совместимая модель
*B2830ME	光源驱动专用电路 Light Source Driving Circuit	5	70 ~ 1200	4 ~ 200	PQFN32	ADN2830

模拟开关 / Analog Switch / Аналоговый переключатель

器件型号	类型	通道数	工作电压 (V)	输入电压 (V)	导通电阻 (Ω)	延迟时间 (ns)	封装	兼容型号
Device Model	Type	Channels	Operating Voltage(V)	Input Voltage (V)	Switch On Resistance (Ω)	Data Propagation Delay (ns)	Package	Compatible Model
Наименование	Тип	Количество каналов	Рабочее напряжение (В)	Входное напряжение (В)	Сопротивление в открытом состоянии (Килоом)	Время задержки (нс)	Упаковка	Совместимая модель
*B704	低压 4 通道模拟多路复用器 Low Voltage 4-Channel Analog Multiplexer	4	1.8 ~ 5.5	--	4.5	20	MSOP10	ADG704BRM
*B708	低压 8 通道模拟多路复用器 Low Voltage 8-Channel Analog Multiplexer	8	1.8 ~ 5.5	--	7	25	TSSOP16	ADG708BRU
*B712	低压 4 通道 SPST 模拟开关 Low Voltage Quas,SPST Analog Switch	4	1.8 ~ 5.5	--	4	16	TSSOP16	ADG712BRU
*B732	32 通道模拟多路复用器 32-Channel Analog Multiplexer	32	1.8 ~ 5.5	--	6	34	TQFP48	ADG732BSU
*B736	低压双 SPDT 模拟开关 Low Voltage Dual SPDT Analog Switch	2	1.8 ~ 5.5	--	7	16	MSOP8	ADG736BRMZ
*B821	低压双 SPST 模拟开关 Low Voltage Dual SPST Analog Switch	2	1.8 ~ 5.5	--	0.8	33	MSOP8	ADG821BRMZ
*B849	单 SPST 模拟开关 / 2:1 模拟多路复用器 Single SPST Analog Switch/2:1 Analog Multiplexer	1	5	--	0.8	18	SOT-363	ADG849YKSZ
*B4948	6 通道 SPDT 模拟开关 Hex SPDT Analog Switch	6	1.8 ~ 5.5	--	0.8	800	QFN24	MAX4948ETG+

备注：* 代表产品在研
Note: * means under development
примечание:*-объект под разработкой

模拟开关 / Analog Switch / Аналоговый переключатель								
器件型号	类型	通道数	工作电压 (V)	输入电压 (V)	导通电阻 (Ω)	延迟时间 (ns)	封装	兼容型号
Device Model	Type	Channels	Operating Voltage(V)	Input Voltage(V)	Switch On Resistance (Ω)	Data Propagation Delay (ns)	Package	Compatible Model
Наименование	Тип	Количество каналов	Рабочее напряжение (В)	Входное напряжение (В)	Сопротивление в открытом состоянии (Килоом)	Время задержки (нс)	Упаковка	Совместимая модель
*B3166	SPST 模拟开关 SPST Analog Switch	1	5	--	1.2	7.5	SOT-353	TS5A3166QDCKRQ1
*B3157	SPDT 模拟开关 SPDT Analog Switch	1	1.65 ~ 5.5	--	7	1.2	SOT-363	NLASB3157DFT2G

电源管理
Power Management
Чип управления питанием

电源管理 / Power Management / Чип управления питанием							
器件型号	主要功能	输入电压 (V)	输出电压 (V)	最大输出电流 (A)	工作效率	封装	兼容型号
Device Model	Features	Input Voltage (V)	Output Voltage (V)	Max. Output Current (A)	Working Efficiency	Package	Compatible Model
Наименование	Основные функции	Входное напряжение (В)	Выходное напряжение (В)	Максимальный выходной ток (мА)	Рабочие эффективности	Упаковка	Совместимая модель
*B54618QNEB/ *B54318NEB	电流模控制同步降压开关 DCDC。 Synchronous step-down current-mode converter.	2.95~6	--	6/3	Peak: 94%	QFN16	TPS54618/ TPS54318
*B54680NOB	带输出跟踪功能的同步降压转换器。 Output tracking synchronous buck PWM converters.	3.0~6.3	1.5/1.8	3	Peak: 93%	eTSSOP28	TPS54680
*B73XX Series	具有延迟复位功能的低压差线性稳压器。 Low-dropout voltage regulator with integrated delayed reset function.	2.47 ~ 10	3.3/5/ 1.2 ~ 9.75	0.5	--	SOP8, DIP8	TPS73XX Series
*B7150QOB	具有输出信号指示功能的低压差线性稳压器。 Low-dropout voltage regulator with integrated powergood function.	5.33 ~ 10	5	0.5	--	SOP8	TPS7150QD
*B71533QOB	超低静态电流低压差线性稳压器。 Ultralow quiescent current low-dropout voltage regulator.	4.3 ~ 24	3.3	0.05	--	SOT-323	TPS71533DCKP
*B76601NOB	低静态电流低压差线性稳压器。 Low quiescent current low-dropout voltage regulator.	2.7 ~ 10	1.25 ~ 5.5	0.25	--	SOP8	TPS76601DR

射频和微波电路

RF and MMIC

Радиочастотные и микроволновые схемы

频率综合器 / Frequency Synthesizer / Синтезатор частот

器件型号	主要功能	工作电压 (V)	工作电流 (mA)	工作频率 (MHz)	封装	兼容型号
Device Model	Features	Operating Voltage (V)	Power Dissipation (mA)	Operation Frequency Range (MHz)	Package	Compatible Model
Наименование	Основные функции	Рабочее напряжение (В)	Рабочий ток (мА)	Рабочая частота (МГц)	Упаковка	Совместимая модель
B4106	5.8GHz 宽带整数频率合成器。可编程双模预分频、电荷泵电流及死区宽度。 5.8GHz wideband integer-N frequency synthesizer. Programmable dual-modulus prescaler, charge pump currents, and antibacklash pulse width.	3.3	≤ 22	500-5800	TSSOP16	ADF4106
B4360-4E/ B4360-5E/ B4360-6E	L 波段宽带整数频率合成器。集成低噪声 VCO，可编程双模预分频器及输出功率。 L-band wideband integer-N frequency synthesizer. Low noise VCO, programmable prescaler and output power level.	3.3	≤ 45	1450 ~ 1750/ 1200 ~ 1400/ 1050 ~ 1250	PQFN24	ADF4360-4/ ADF4360-5/ ADF4360-6
B4169	宽带整数 / 小数频率合成器，直接调制及快速波形产生。可编程双模预分频器：4/5，8/9。 Wideband integer-N/fractional-N frequency synthesizer with direct modulation and fast waveform generation. Programmable dual-modulus prescaler: 4/5, 8/9.	Core: 1.8 I/O: 3.3	≤ 65	500 ~ 13500	PQFN24	ADF4169
B3336E	3.0GHz 宽带整数频率合成器。双模预分频器：10/11。 3.0GHz wideband integer-N frequency synthesizer. Dual-modulus prescaler: 10/11.	3.3	≤ 35	50-3000	PQFN48	PE3336
B33241	5.0GHz 宽带低噪声频率合成器。双模预分频器：5/6,10/11。 5.0GHz wideband low noise integer-N frequency synthesizer. Dual-modulus prescaler: 5/6, 10/11.	3.3	≤ 90	50-5000	PQFN48	PE33241
*B61004	带时钟驱动的低噪声频率合成器。集成低噪声 VCO，可编程 LVCMOS、LVDS、LVPECL 输出。 Low noise frequency synthesizer with clock driver. Low noise VCO, programmable LVCMOS, LVDS, LVPECL output.	3.3	≤ 215	43.75-683.264	PQFN32	CDCM61004
*B2592	低噪声宽带整数 / 小数频率合成器。集成低噪声 VCO，可编程输出功率。 Low noise wideband integer-N/fractional-N frequency synthesizer. Low noise VCO, programmable output power level.	3.3	≤ 250	20-9800	PQFN40	LMX2592
*B2594	低噪声宽带整数 / 小数频率合成器。集成低噪声 VCO，直接调制及快速波形产生。 Low noise wideband integer-N/fractional-N frequency synthesizer. Low noise VCO, direct modulation and fast waveform generation.	3.3	≤ 340	10-15000	PQFN40	LMX2594
*B04806	带时钟抖动清除的低噪声频率合成器。集成低噪声 VCO，可编程 LVCMOS、LVDS、LVPECL 输出。 Low noise frequency synthesizer with clock jitter cleaner. Low noise VCO, programmable LVCMOS, LVDS, LVPECL output.	3.3	≤ 590	2370-2600	PQFN64	LMK04806

放大器 and 混频器 / Amplifier and Mixer / Усилитель и Смеситель						
器件型号	类型	工作电压 (V)	工作电流 (mA)	工作带宽 (GHz)	封装	兼容型号
Device Model	Type	Operating Voltage (V)	Power Dissipation (mA)	Operation Bandwidth (GHz)	Package	Compatible Model
Наименование	Тип	Рабочее напряжение (В)	Рабочий ток (мА)	Рабочие ширины (Гц)	Упаковка	Совместимая модель
B5043	低噪声放大器 Low Noise Amplifier	5/3.3	≤ 50	0.05 ~ 4	SOT343	SPF5043Z
B488	无源混频器 Passive Mixer	5	≤ 50	RF/LO: 4 ~ 7 IF: DC ~ 2.5	MSOP8	HMC488MS8G

宽带可编程射频收发器 / Wideband Programmable RF Transceiver / Программируемый радиочастотный перчатчик						
器件型号	主要功能	工作频率 (MHz)	信号带宽 (MHz)	通道数	封装	兼容型号
Device Model	Features	Operation frequency range (MHz)	Channel Bandwidth (MHz)	Channels	Package	Compatible Model
Наименование	Основные функции	Рабочая частота (МГц)	Диапазон частот сигнала (МГц)	Количество канала	Упаковка	Совместимая модель
B9361NYB/ B9364NYB	<p>B9364NYB/B9361NYB 是集成 12 位 ADC/DAC 的高性能、高集成度的射频收发器。该器件具有的可编程及宽带特性使其特别适合宽带收发机应用。工作频率为 70MHz-6GHz，可覆盖绝大部分授权或非授权频段。信号带宽为 200kHz-56MHz。电源电压为 1.3V/2.5V/3.3V。封装尺寸为 10mm×10mm。</p> <p>The B9364NYB/B9361NYB is a high performance, highly integrated radio frequency (RF) transceiver with integrated 12 bit ADCs and DACs. Its programmability and wideband capability make it ideal for a broad range of transceiver applications. The device operates from 70MHz to 6.0GHz range, covering most licensed and unlicensed bands. Channel bandwidths from less than 200KHz to 56MHz are supported. Power supply voltage is 1.3V/2.5V/3.3V, package size is 10mm×10mm.</p>	70-6000	0.2-56	2T/2R(B9361NYB) 1T/1R(B9364NYB)	PBGA144	AD9361/ AD9364

调制器和解调器 / Modulator and Demodulator / Модулятор и модем						
器件型号	主要功能	工作频率 (MHz)	信号带宽 (MHz)	IIP3/OIP3(dBm)	封装	兼容型号
Device Model	Features	Operation frequency range (MHz)	Channel Bandwidth (MHz)	IIP3/OIP3 (dBm)	Package	Compatible Model
Наименование	Основные функции	Рабочая частота (МГц)	Диапазон частот сигнала (МГц)	IIP3/OIP3 (dBm)	Упаковка	Совместимая модель
*B8343	DC ~ 2.5GHz 高线性有源混频器 DC to 2.5 GHz High IP3 Active Mixer	≤ 2500	/	16/14	TSSOP14	AD8343
*B8349	700MHz ~ 2700MHz 正交调制器。 700 MHz to 2700 MHz Quadrature Modulator	700 ~ 2700	≤ 160	20	TSSOP16	AD8349
*B5387	30MHz ~ 2GHz 正交解调器。 30MHz to 2GHz Quadrature Demodulator	30 ~ 2000	≤ 240	30	QFN24	AD5387
*B370417	50MHz ~ 6GHz 正交调制器。 50-MHz to 6GHz Quadrature Modulator	50 ~ 6000	≤ 1000	22	VQFN24	TRF370417

时钟驱动器 / Clock buffer / Тактовыц привод							
产品型号	主要功能	工作电压 (V)	输入逻辑	输出逻辑	频率范围 (MHz)	封装形式	兼容型号
Device Model	Features	Operation Voltage (V)	Input Logic	output Logic	Operation frequency range(MHz)	Package	Compatible Model
Наименование	Основные функции	Рабочее напряжение (В)	Входная логика	выходная логика	Диапазон частота(МГц)	Упаковка	Совместимая модель
*B6957-1	低相噪、LVPECL 逻辑、双输出缓冲器。 Low Phase Noise, LVPECL Logic Outputs buffer	3.3	≤ 2Vp-p	LVPECL	≤ 300	SOP12	LTC6957-1
*B6957-2	低相噪、LVDS 逻辑、双输出缓冲器。 Low Phase Noise, LVDS Logic Outputs buffer	3.3	≤ 2Vp-p	LVDS	≤ 300	SOP12	LTC6957-2
*B6957-3	低相噪、CMOS 逻辑、同相输出缓冲器。 Low Phase Noise, CMOS Logic, In-Phase Outputs buffer	3.3	≤ 2Vp-p	In-Phase CMOS	≤ 300	SOP12	LTC6957-3
*B6957-4	低相噪、CMOS 逻辑、互补输出缓冲器。 Low Phase Noise, CMOS Logic, Complementary Outputs buffer	3.3	≤ 2Vp-p	Complementary CMOS	≤ 300	SOP12	LTC6957-4
*B854	低功耗时钟扇出缓冲器。 Low Power Clock Fanout Buffer	1.8	LVPECL/LVDS/ HSTL/CMOS	12LVDS/24CMOS	1200@LVDS 250@CMOS	QFN48	ADCLK854

可编程 SoPC/ 微系统集成

Programmable SoPC/Microsystem

Программируемые SoPC/Интеграция микросистем

可编程 SoPC/ 微系统集成 / Programmable SoPC/Microsystem/ Программируемые SoPC/Интеграция микросистем						
器件型号	主要功能	工作频率 (MHz)	工作电压 (V)	封装	主要应用领域	
Device Model	Features	Operating Frequency (MHz)	Operating Voltage (V)	Package	Application	
Наименование	Основные функции	Рабочая частота (МГц)	Рабочее напряжение	Упаковка	Применение	
BM3109IB	可编程片上系统 (SoPC) : 高性能 CPU 处理器内核, 包含整数处理单元, 兼容 IEEE-754 标准的 64 位浮点处理单元。内置 30 万门 FPGA, 内嵌大容量 Flash (8MB)、SRAM (1MB) 和 SDRAM (16MB); 外设: 4 路 UART、DSU 硬件调试、10 路 PWM 输出、12 路计数器、1 路 1553B 总线 (BC/RT/MT)、16 路 GPIO、5 个外部中断、ADC、4 路模拟开关、2 路 I2C 等。	100	Core: 1.8/2.5 I/O: 3.3	PBGA415	地面及机载通信设备、低轨空间飞行器综合电子等	
	System on Programmable Chip: High-performance CPU processor core including integer processing unit, 64-bit floating-point processing unit compatible with the IEEE-745 standard. Integrated with 300K system gates FPGA, 8MB Flash, 1MB SRAM and 16MB SDRAM. Peripheral: 4 URATs, DSU, 10 PWMs, 12 counters, 1 1553 bus (BC/RT/MT), 16 GPIOs, 5 ex-interrupts, 4 ADCs and analog switches and 2 I2Cs.				Ground and airborne communication equipment, Low orbits space aircraft.	
BAF1000BG256	单通道混合信号 FPGA 模块: 提供陀螺数据采集, 数字信号处理, 高速模数转换和数模转换等功能。可编程逻辑单元: 100 万等效门; 模 / 数转换单元: 通道数 1 个, 转换精度 12 位, 最高转换频率 30MSPS; 数 / 模转换单元: 通道数 1 个, 转换精度 14 位, 最高更新频率 50MSPS; 配置存储器单元: 容量 4Mbits。	FPGA: 300 AD: 30 DA: 50	FPGA Vccint: 1.5V FPGA Vcco: 1.2V ~ 3.3V AD Vcc: 3.3V DA Vcc: 3.3V	PBGA256	光纤陀螺、飞行控制等需要对模拟信号采集处理的小型化可编程系统	
	Single-channel mix-signal FPGA module: provide gyro data acquisition, digital signal processing, high-speed analog-to-digital conversion and digital-to-analog conversion. Programmable logic unit: 1M system gates; ADC unit: signal channel, 12-bit conversion accuracy, maximum conversion frequency: 30MSPS; DAC unit: signal channel, 14-bit conversion accuracy, maximum update frequency: 50MSPS; Configuration memory unit: 4 Mbits capacity.				Fiber-optic gyroscope, flight control, and other miniaturized programmable systems that require acquisition and processing of analog signals	

备注: * 代表产品在研
Note: * means under development
примечание: * - объект под разработкой

可编程 SoPC/ 微系统集成 / Programmable SoPC/Microsystem/ Программируемые SoPC/Интеграция микросистем					
器件型号	主要功能	工作频率 (MHz)	工作电压 (V)	封装	主要应用领域
Device Model	Features	Operating Frequency (MHz)	Operating Voltage (V)	Package	Application
Наименование	Основные функции	Рабочая частота (МГц)	Рабочее напряжение	Упаковка	Применение
BAF3000C3Y	多通道混合信号 FPGA 模块, 提供陀螺数据采集, 数字信号处理, 高速模数转换和数模转换等功能。可编程逻辑单元: 350 万等效门; 模/数转换单元: 通道数 3, 转换精度 12 位, 最高转换频率 30MSPS; 数/模转换单元: 通道数 3, 转换精度 14 位, 最高更新频率 50MSPS; 配置存储器单元: 容量 64Mbits。	FPGA: 400 AD: 30 DA: 50	FPGA Vccint: 1.0V FPGA Vcco: 1.2V ~ 3.3V AD Vcc: 3.3V DA Vcc: 3.3V	PBGA456	光纤陀螺、飞行控制等需要对模拟信号采集处理的小型化可编程系统
	Multi-channel mix-signal FPGA module: provide gyro data acquisition, digital signal processing, high-speed analog-to-digital conversion and digital-to-analog conversion. Programmable logic unit: 3.5M system gates; ADC unit: 3 channels, 12-bit conversion accuracy, maximum conversion frequency: 30MSPS; DAC unit: 3 channels, 14-bit conversion accuracy, maximum update frequency: 50MSPS; Configuration memory unit: 64 Mbits capacity.				Fiber-optic gyroscope, flight control, and other miniaturized programmable systems that require acquisition and processing of analog signals
BM8681IB	导航控制微系统: 定轨精度: 3m (1σ); 定速精度: 0.1m/s (1σ); 加速度: 4g; 抗干扰 EMC: (1.55GHz ~ 1.58GHz) -133dBm, (2242MHz±10MHz) -17dBm, (8.598GHz ~ 8.618GHz) -16dBm, 其他 -34dBm。	CPU: 200 RF:3-channel Frequency point: 1.1GHz-1.7GHz	Vcco: 3.3 Vccint: 1.2, 1.8 ~ 3.3	PBGA529	微小卫星定轨
	Navigation controls microsystem: Orbit determination accuracy: 3m (1σ); Speed determination accuracy: 0.1m/s (1σ); Acceleration: ≤ 4g; Anti-jam EMC: (1.55GHz ~ 1.58GHz) -133dBm, (2242MHz±10MHz) -17dBm, (8.598GHz ~ 8.618GHz) -16dBm, others -34dBm.				Micro-satellite orbit determination
BM8672MY	共有两个电源通道, 单通道默认输出电压 3.3V, 可外接分压电阻实现 1.0 ~ 3.3V 电压可调, 单通道最大输出电流: 3A, 工作效率: 峰值 90%, 单调启动至预偏置输出, 可通过外部电容软启动调节, 输入使能和电源良好输出配合可实现电源排序, 具备欠压及过压的电源良好输出指示, 可调节输入欠压锁定 (UVLO)	0.6	Input voltage: 5 Output voltage: 1.0~3.3 Adjustable	PBGA121	各环境下集成电路供电
	Complete Dual DC/DC Regulator System: Dual 3A Outputs with a 1.0V to 3.3V Range; Peak Efficiency: 96.6% (VO = 3.3 V); Monotonic Start-Up Into Prebiased Outputs; Adjustable Soft Start Through External Capacitor; Input Enable and Power-Good Output for Power Sequencing; Power Good Output Monitor for Undervoltage and Overvoltage; Adjustable Input Undervoltage Lockout (UVLO).				Power supply for integrated circuits in all conditions
*BM8684IY	以控制系统为应用背景, 基于 DSP+FPGA 的核心架构设计, 使系统具有高速数据处理和传输能力的同时具有对外指令交互、数据采集和输出功能。内置高性能、低功耗、高可靠浮点国产 DSP 处理器作为主控 CPU, 内嵌 4KB 的程序 cache 和 4KB 的数据 cache, 具有较高的浮点和定点运算能力; 内置基于 SRAM 型的 100 万门 FPGA, 内嵌时钟管理器、可配置双端口/单端口 RAM 等功能, 资源丰富的用户 I/O 可实现信号采集、指令传输等功能; 采用 Flash (32MB) 和 SDRAM (64MB) 作为大容量用户程序和数据存储器; 集成 1 路高可靠、具有 BC/RT/MT 功能 1Mbps 1553B 总线。	200	Voltage: 1.2V, 1.5V, 3.3V, 5V	PBGA676	需要进行信号采集、数据处理的小型化飞行控制系统
	For control system, based on DSP and FPGA as core architecture, the SIP has high speed data transfer interface and data collection functions. DSP:200MHz, with 4KB data cache and 4KB instruction cache. FPGA:1M system gate, up to 12 DCM modules.32MB FLASH. 64MB SDRAM. 1Mbps 1553B bus with BC/RT/MT mode.				Control system for data collection and data processing
BM3610MY	通信专用 SoPC 芯片: 内嵌 ARM926EJ-S 处理器和双精度硬件浮点协处理器, 并集成 100 万门 FPGA、8 通道 12 位 1MSPS ADC, 大容量 SRAM 存储器和 16MB Flash, 具有多种外部总线接口: 2 路 1553B 总线控制器、8 路 ARINC429 总线控制器、4 路 CAN 总线控制器、1 路 I2C 总线控制器、10 路 UART、2 路 SPI、64 路 GPIO 等。	150	Core: 1.5 I/O: 3.3	PBGA440	可作为通信和控制终端的核心部件, 应用于各种型号的机载、弹载、舰载、车载等通信与控制子系统中
	BM3610MCB is designed for communication applications with high-performance System based on Programmable Chip (SoPC) technology. The chip is developed with ARM926EJ-s core and Double Precision Vector Floating-point coprocessor, and integrates FPGA with 1 million gates, 1MSPS 12-bit ADC with 8-channels, SRAM and 16MBytes Flash. It also provides a complete set of peripherals, such as MIL-STD-1553B, ARINC 429, CAN, I2C, UART, SPI and GPIO etc.				As the core component in communication and control terminal, it could be used in communication and control sub-system of aircraft, missile, warship etc
BQ250S04	25 万门配置集成一体化军用 FPGA, 92 个最大可用 IO, 支持多电压条件下的多种单端和差分协议, 最高数据传输速度可达 622Mb/s; 24 个 18 位 ×18 位带符号补码乘法器; 24 个 18Kbit 块存储器(BRAM); 8 个数字时钟管理单元(DCM)。	300	Vccint: 1.5 Vcco: 1.2 ~ 3.3	PBGA169	控制设备、地面及机载通信设备, 适用于小型化可编程系统应用
*BQ3500S64	宽范围一体化军用 FPGA, 逻辑单元: 34816; DSP48E: 192; CMT: 2; 164 个可编程用户 IO: 50 对 IO 支持 1.5/1.8/2.5/3.3V 电平标准, 64 个 IO 支持 1.5/1.8/2.5/3.3/5V 电平标准; 内置 64Mb 存储器。	450	Vccint: 1.0 Vcco: 1.2 ~ 5.0	PBGA323	飞行控制、地面及机载通信设备, 支持 5V 输入输出, 可与 5V 接口直连通信。适用于小型化可编程系统应用
	High range I/O intergrated military FPGA, logic cells: 34816; DSP48E: 192; CMT: 2; programmable user I/O: 164; 50 pairs IO support 1.5/1.8/2.5/3.3V IO standard, 64 IOs support 1.5/1.8/2.5/3.3/5V IO standard; build-in 64Mb memory.				Flight control, ground and airborne communication equipment. Support 5V input and output. Suitable for miniaturized programmable application systems